

AVANT SoC Design Forum 2017



2017 年 11 月 15 日，星期三

13:00 - 17:30

丽亭华苑酒店三层鸿运厅一厅

北京市海淀区知春路 25 号

致 各位同业先进：

宏太科技一本初衷的提供半导体行业在 IC 设计的过程中，以高效率及多整合性的电子设计自动化（EDA）系列工具与 IP，助力从业人员在更短产品周期内推出更具竞争力的产品。

宏太科技 SoC 设计论坛将由多家 EDA 与 IP 厂商联合介绍 SoC 设计技术的趋势与挑战。与会者将可在半天内吸取 EDA 与 IP 业界的共同智慧。由日本产学研知名的若林一敏博士(Dr. Kazutoshi Wakabayashi)说明日本如何以 High Level Synthesis 在 FPGA 上实现 IoT 及 AI 的应用；接下来的演讲将介绍 ESL solution 如何有效缩短开发周期，让芯片设计领先在 C level；Ensilica RISC 处理器 IP 在 IoT 和可穿戴式产品上的优势；Excellicon 公司如何在日趋复杂的设计中确保 timing constraint 的正确性；InsightEDA 如何利用分析 Netlist 的方式有效纠察 leakage 等问题；Amphion 的低功耗与小面积 Video Codec IP 秘诀；Vidatronic 如何在 IoT SoC 上做功耗管理；以及 Mentor 的低功耗 memory IP 解决方案。

本次论坛由宏太科技主办，免费开放各界参加，并供应茶点。本活动采线上报名制，需凭主办单位发送入场确认信函入场（一人一函），因名额有限，请有意参加人士尽早报名以免向隅。现场报名者酌收人民币 200 元报名费。主办单位保留最终审核受邀名单的权利。

宏太科技及赞助厂商们准备了多份质量优良又实用的礼品，让您在充实的会后来抽奖！礼品包括：Dyson Supersonic 吹风机，Huawei Mate 9 手机，GoPro 相机及其他神秘大奖。



宏太科技股份有限公司

副总经理 黄孝衡 敬邀

norman@avant-tek.com

议程/Program

Time 时间	Topic 演讲主题	Speaker 演讲嘉宾
13:00-13:30	Guest Registration 来宾注册	
13:30-13:40	Welcome Speech 欢迎致辞	Norman Huang, Vice President, Avant 黄孝衡, 副总经理, 宏太科技
13:40-14:05	Keynote Speech: AI & IoT acceleration with via-switch FPGA and HLS 主题演讲: 以 High Level Synthesis 在 via-switch FPGA 上实现 IoT 及与 AI 的应用	Dr. Kazutoshi Wakabayashi, Senior Expert, NEC 若林一敏博士, 资深专家, NEC
14:05-14:30	Electronic System-Level Design Methodology : Architecture Exploration & High Level Synthesis 系统层级设计方法: 架构探索与高阶合成设计	Frank Wang, AE Manager, Avant 王义成, AE 经理, 宏太科技
14:30-14:55	Power Management for IoT SoC Design IoT 应用的 SoC 设计电源管理	Stephen Nolan, Vice President, Vidatronic Stephen Nolan, 副总经理, Vidatronic
14:55-15:20	Choosing the right CPU core for IoT and Wearable Sensor nodes 为 IoT 和可穿戴式产品选择正确的处理器	Praveen Harnoor, Business Development Manager, Ensilica Praveen Harnoor, 业务开发经理, Ensilica
15:20-15:40	Tea break 茶歇	
15:40-16:05	The secrets to low power, small area video codec IP design Video Codec IP 低功耗、小面积的秘诀	Dr. Doug Ridge, Business Development Manager, Amphion Dr. Doug Ridge, 业务开发经理, Amphion
16:05-16:30	Power Management / UPF at the Transistor Level 晶体管层级的电源与 UPF 管理	Jesse Newcomb, Vice President, InsightEDA Jesse Newcomb, 副总经理, InsightEDA
16:30-16:55	The Best Memory Technology: Easy to use with the Best Power, Performance & Area (PPA) 最佳功耗、性能与面积的記憶體技术	Farzad Zarrinfar, Managing Director of IP Division, Mentor Farzad Zarrinfar, IP 部门董事总经理, Mentor
16:55-17:20	Using timing constraint platform to speed up timing closure 利用时序约束平台加速时序收敛	Dr. Elvis Li, AE Manager, Avant 李俊德博士, AE 经理, 宏太科技
Lucky draw 幸运抽奖		

[立即报名](#)

活动联系人

Joyce Weng

Email: joyce@avant-tek.com

Tel: +86-21-5308-5993

主办单位/Organizer



协办单位/Supporting Sponsors



金牌赞助/Gold Sponsors



银牌赞助/Silver Sponsors



以上名单按赞助类别及公司英文名称首字母排序